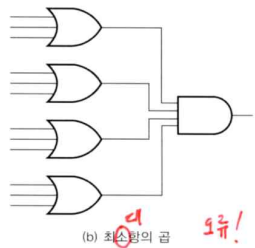
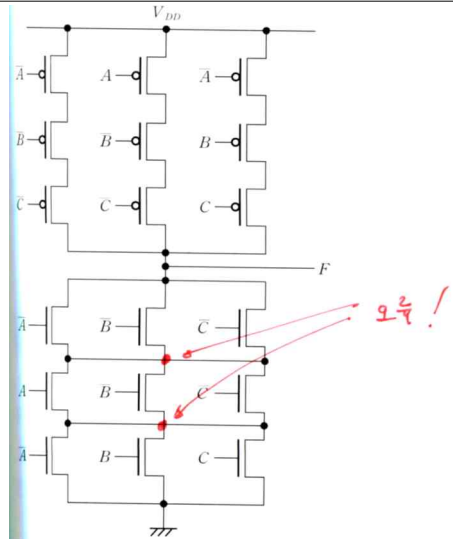
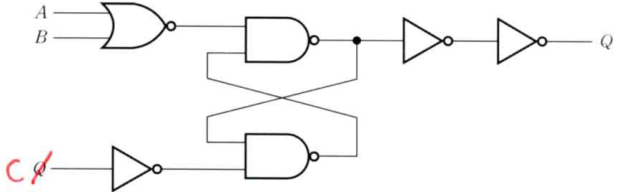


디지털공학

논리회로의 설계 원리

2014.3.20.

	페이지		비고
1	41	$1 \times 8^1 + 7 \times 8^0 + 3 \times 8^{-1} + 1 \times 8^{-2}$ $= 1 \times 8 + 7 \times 1 + 3 \times 0.125 + 1 \times 0.0625$ $= (15.625)_{10}$ $(15.390625)_{10}$	
2	42	MSD가 된다. ② 소수 부분을 10진수로 변환	
3	43	③ 정수 부분과 소수 부분이 함께 있는 수를 10진수로 변환	
4	73	“참인 명제 A와 거짓인 명제 B에 대해 명제 F는 참이다.” $F = A \cup B^c$ $F = A + \bar{B}$	논리 집합 부울식
5	89		
6	166	더 유리하므로 NMOS가 오류! NAND	
7	171		
8	253	1101, 1110, 1111에 대해서는 무관함 don't care 처리를 한다. 이 러한 동작을 수행하는 디코더를 설계하라.	[그림 4-67]

9	286	<p>5.5 [그림 5-35]의 래치에서 셋 경로와 리셋 경로를 확인하여 Q의 파형</p> 		
10	336	